

版本更新说明		
版本号	更新日期	更新点:
V1.0	2022.08.31	原始版本

**杰理方案咨询(QQ号:371116160 , TEL:0755-82922363)**  
**注意: VBAT最高耐压4.4V. 调试时, USB升级(供电5V)不要接VBAT, 请接VPWR, 或者中二极管降压后, 才能接到VBAT.**

- 产品选型及设计规范:**
- 电容选型:**
    - 请使用原装电容(禁用贴片电容), 以保证容值和品质.
    - 主控电源VBAT、VPWR、DCVDD退耦电容耐压值要求 $\geq 16V$ , 其他可使用耐压值 $6.3V$ 的电容.
    - 主控电源退耦电容, 优先 $0.402$ 或更大尺寸的封装, 以保证容值.
    - 主控电源退耦电容, 请遵循标准原理图取值; 若取值NC, PCB板对应的电容等效必须保留, 不可省略.
  - 电池选型:**
    - 电池选型请把控品质, 以保证容量.
    - 充电仓和耳罩请选择带锂电保护电路, 如果电池不带锂电保护, 需要在PCB上增加保护电路.
  - TVS管选型:**
    - 大线和充电输入端的TVS管不能省, 建议使用推荐型号. 其他位置TVS管按实际需要添加.
    - 整机ESD要符合最低标准: 接触 $\pm 4K$ , 空气 $\pm 8K$ .

